PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04-318943

(43) Date of publication of application: 10.11.1992

(51)Int.CI.

H01L 21/60

(21)Application number: 03-085473

(71)Applicant: TOSHIBA CORP

(22)Date of filing:

17.04.1991

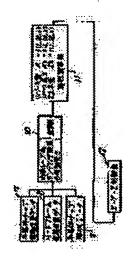
(72)Inventor: SHIMIZU YASUHIKO

(54) WIRE BONDING APPARATUS

(57) Abstract:

PURPOSE: To provide a wire bonding apparatus, which computes the optimum locus parameters of a capillary only by inputting the fundamental data on a semiconductor chip and lead frame and moves the capillary according to the computed values, when performing a wire bonding by tracing a locus in the form of a trapezoidal loop.

CONSTITUTION: A wire bonding apparatus comprising a computing section 10 and a function computing section 11. The computing section 10 computes the loop length of a trapezoidal loop, a bonding step, and the length of a trapezoidal part respectively, based on two electrode positions 7, 8, which are provided on a semiconductor chip and a lead frame respectively, and based on the shape data 9 of the semiconductor chip. The function computing section 11 computes respectively the reverse quantity, reverse height, and Z climbing quantity of the travelling locus of a capillary, which are the function of the values computed by the section 10. Then, the values computed by the section 11 are inputted to an X-Y-Z control section 12.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

	4	4.

(19) 日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平4-318943

(43)公開日 平成4年(1992)11月10日

(51) Int.Cl.5

設別記号

庁内整理番号

FΙ

技術表示箇所

H01L 21/60

301 G 6918-4M

審査請求 未請求 請求項の数1(全 4 頁)

(21)出願番号

特顏平3-85473

(22) 出顧日

平成3年(1991)4月17日

(71)出願人 000003078

株式会社東芝

神奈川県川崎市幸区堀川町72番地

(72)発明者 清 水 蛸 彦

神奈川県川崎市幸区小向東芝町1 株式会

社東芝多摩川工場内

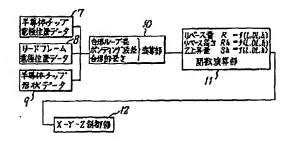
(74)代理人 弁理士 佐藤 一雄 (外3名)

(54)【発明の名称】 ワイヤボンデイング装置

(57)【要約】

【目的】 台形ループのループ形状にワイヤボンディングを行う際に、半導体チップ及びリードフレームに関する基本データを入力するだけで最適なキャピラリの軌跡パラメータを演算して、キャピラリをこの演算値に従って動かすようにしたものを提供する。

【構成】 半導体チップとリードフレームの両電極位置 データ7、8及び半導体チップの形状データ9とを基に 台形ループのループ長、ポンディング段差及び台形部長 さを夫々演算する演算部10と、これらの演算値を関数 としてキャピラリ移動軌跡のリバース量、リバース高さ及び2上昇量を夫々演算しこれらの演算値をX-Y-2 制御部12に入力する関数演算部11とを備えたことを 特徴とする。



[特許請求の範囲]

【請求項1】半導体チップの電極とリードフレームの電 極との間を、X-Y-Z制御部でキャピラリの動きを制 御しつつ台形状にループさせた金属細線で接続するよう にしたワイヤボンディング装置において、半導体チップ とリードフレームの両電極位置データ及び半導体チップ の形状データとを基に台形ループのループ長、ポンディ ング段差及び台形部長さを夫々演算する演算部と、これ らの演算値を関数としてキャピラリ移動軌跡のリパース 算値を前配X-Y-Z制御部に入力する関数演算部とを 備えたことを特徴とするワイヤボンディング装置。

1

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、半導体装置の製造に用 いられるワイヤボンディング装置に係り、特にキャピラ リの動きを規制しつつ台形状にループさせた金属細線 (ポンディングワイヤ) で半導体チップの電極とリード フレームの電極とを接続する際に、前記キャピラリの最 適な軌跡パラメータを半導体チップとリードフレームの 20 基本データを基にして演算できるようにしたワイヤボン ディング装置に関する。

[0002]

【従来の技術】半導体装置の製造に際しては、図3に示 すように、リードフレーム1のダイバッド1a上に半導 体チップ2をマウントした後、この半導体チップ2の電 極 (ポンディングパッド) 2 a とリードフレーム1の電 極 (インナーリード) 1 b とが金属細線 (ポンディング ワイヤ) 3で接続され、このポンディングワイヤ3によ る接続にワイヤボンディング装置が使用される。

【0003】ここに、前記ポンディングワイヤ3のルー ブ形状には、同図(a)に示す三角ループ、即ち半導体 チップ2の表面からネック部高さNh 上昇させた後、こ のネック部高さNh 及びポンディング段差hの合計の高 さ下降させつつループ長しだけ側方に直線状に引き出す ようにした形状と、同図(b)に示す台形ループ、即ち 半導体チップ2の表面からネック部高さNb1上昇させた 後、台形部長さDL分だけ水平方向側方に延ばし、更に ループ高さNh2及びボンディング段差hの合計の高さ下 降させつつ全体としてループ長Lだけ側方に引き出すよ 40 うにした形状とがある。

【0004】これは、同一ループ長しであっても、半導 体チップ2上の電極2aの位置が、半導体チップ2の端 部より異なる場合があり、同図(a)の場合は、電極2 aが半導体チップ2の端部に近い位置にあるため、図の ような三角ループ形状でも半導体チップ2にポンディン グワイヤ3が接触してしまうことはない。しかし、同図 (b) の場合、電極2aが半導体チップ2の端部よりか なり内側にあるため、同図(a)の三角ループのワイヤ 形状ではポンディングワイヤ3が半導体チップ2に接触 50 2上昇量を夫々演算しこれらの演算値を前記X-Y-2

してしまう。このため、同図 (b) のような台形ループ のワイヤ形状に形成して、ポンディングワイヤ3と半導 体チップ2との接触を防止しているのである。

2

【0005】このような台形ループを形成する場合、図 4に示すように、検出カメラ4を介して半導体チップ2 の電極2aやリードフレーム1のインナーリード1b等 の位置を画像処理により求め、図示していないX-Y-2軸テーブル上に載置された超音波ホーン5の動き制御 することにより、この超音波ホーン5の先端に取付けら 量、リパース高さ及び2上昇量を夫々演算しこれらの演 10 れたキャピラリ6を図5に示す軌跡にコントロールして ワイヤボンディングを行うことが一般に行われている。

> 【0006】即ち、キャピラリ6を、図5に示すよう に、先ずリバース高さRh だけ上昇させ、更にリパース 量Rだけ半導体チップ2の内方に向けて水平にリバース させた後、最終的なZ上昇量Sh だけ上昇させ、しかる 後、半導体チップ2の側方に向けて1/4円弧状から直 線状に下降させるようになされている。

> 【0007】従来、このキャピラリ6での各ポンディン グワイヤ3に対する各軌跡パラメータ、即ちリパース高 さRh、リパース量R及びZ上昇量Shの各数値におけ る条件出しは、オペレータがポンディングワイヤ3を確 認しつつ行うことが一般に行われていた。

[8000]

【発明が解決しようとする課題】しかしながら、同一ル ープ長しでも台形部長さDLが異なる場合やポンディン グ段差hが変わった場合等においては、各ポンディング ワイヤ3に対するキャビラリ6のリバース量R、リバー ス高さRh 及びZ上昇量Sh の各軌跡パラメータを変更 しなくてはならず、この作業がオペレータにとってかな り繁雑で時間がかかるものであるばかりでなく、オペレ 30 ータに個人差があるためにループ形状にばらつきが生じ てしまっているのが現状であった。

【0009】本発明は上記に鑑み、台形ループのループ 形状にワイヤボンディングを行う際に、半導体チップ及 びリードフレームに関する基本データを入力するだけで 最適なキャピラリの軌跡パラメータを演算して、キャピ ラリをこの演算値に従って動かすようにしたものを提供 することを目的とする。

[0010]

【課題を解決するための手段】上記目的を達成するた め、本発明に係るワイヤポンディング装置は、半導体チ ップの電極とリードフレームの電極との間を、X-Y-2 制御部でキャピラリの動きを制御しつつ台形状にルー プさせた金属細線で接続するようにしたワイヤボンディ ング装置において、半導体チップとリードフレームの両 電極位置データ及び半導体チップの形状データとを基に 台形ループのループ長、ポンディング段差及び台形部長 さを夫々演算する演算部と、これらの演算値を関数とし てキャピラリ移動軌跡のリバース量、リバース高さ及び

制御部に入力する関数演算部とを備えたものである。 [0011]

【作用】上記のように構成した本発明によれば、半導体 チップとリードフレームの両電板位置データ及び半導体 チップの形状データを予め入力するだけで、キャピラリ の動きの基本軌跡パラメータ、即ちキャピラリのリバー ス量、リパース高さ及び2上昇量を演算部と関数演算部 で求め、この演算値に従ってキャピラリを動かしつつワ イヤポンディングを行うことができる。

[0012]

【実施例】以下、本発明の一実施例を図面を参照して説 明する。

【0013】図1は、制御シーケンス図を示すもので、 半導体チップ電極位置データ7、リードフレーム電極位 置データ8 及び半導体チップ形状データ9 を夫々入力す ることにより、図3(b)に示す台形ループ長L、ポン ディング段差h及び台形部長さDLを演算する演算部1 0と、この演算部10での各演算値を基に、図5に示す キャピラリ6のリバース量R、リバース高さRb 及び2 上昇量Sh を求める関数演算部11とが備えられ、この 20 Rh = g (D, DL, h) 関数演算部11はX-Y-Z制御部12に接続されてい

【0014】このように、半導体チップ2及びリードフ レーム1の基本データを基に演算部10で演算された台 形ループ長L、ポンディング段差h及び台形部長さDL* *の各値から、関数演算部11でキャピラリ6のリバース 量R、リパース高さRb 及びZ上昇量Sb を求めること ができるのは、以下の理由による。

【0015】即ち、図2は台形ループの形成過程を示す 図であり、同図から判るように、リパース高さRb とり バース量Rによるリバース動作により形成される直線部 分が、そのまま台形部長さDLとネック部高さNb2の合 計の長さとなる。また、2 最大上昇時の時に形作られた ボンディングワイヤ形状の屈曲角度 81 と、ワイヤルー 10 ピング完了後のポンディングワイヤ3の屈曲角度 62 と は、等しい関係($\theta1=\theta2$)となっている。そして、 この時、2最大上昇時のワイヤ長さとルーピング完了後 のワイヤ長さは、ほぼ等しい関係にある。

【0016】上記の関係により、リバース量R、リバー ス高さRh 及びZ上昇量Sh は、次式(1)~(3)の ように、ループ長L、台形部高さDL及びポンディング 段差hの関数式として、幾何学的に表すことができる。

[0017]

【数1】

$$R = \alpha_1 \left[(DL + Nh) \times \sin \left\{ \tan^{-1} \left(\frac{h + Nh}{L - DL} \right) \right\} \right] + \beta_1$$
......(1)

$$Rh = \alpha_2 \left[(DL + Nh) \times \cos \left\{ \tan^{-1} \left(\frac{h + Nh}{L - DL} \right) \right\} \right] + \beta_2$$
...... (2)

$$Sh=\alpha_3\left[(DL+Nh)\times\cos\left\{\tan^{-1}\left(\frac{h+Nh}{L-NL}\right)\right\}+\sqrt{(h+Nh)^2+(L-DL)^2}\right]+\beta_3$$
..... (3)

と表すことができ、これにより、演算部10で演算した ループ長し、台形部高さDL及びポンディング段差hの 値を上記(1)′~(3)′の式に代入することによ り、リパース量R、リパース高さRh 及び2上昇量Sh を求めることができるのである。

【0019】前記X-Y-2制御部12は、図4に示す 超音波ホーン5を駆動するX-Y-2テーブルの動作を 制御するものであり、前記関数演算部11で演算された 結果がこのX-Y-2制御部12に入力され、この制御 50 部12によってX-Y-Zテーブル及び超音波ホーン5

5

を介してキャビラリ6が前述のようにして関数演算部1 1で求められた値に従って動作するようなされている。

【0020】これにより、半導体チップ2とリードフレーム1の両電極位置データ7、8及び半導体チップの形状データ9を予め入力するだけで、キャピラリ6の動きの基本軌跡パラメータ、即ちキャピラリ6のリパース量R、リパース高さRh及び2上昇量Shを演算部10と関数演算部11で求め、この演算値に従ってキャピラリ6を動かしてワイヤボンディングを行うことができる。

[0021]

【発明の効果】本発明は上配のような構成であるので、従来、1ワイヤ毎にオペレータが条件出しを行って台形ループのワイヤボンディングを行っていたものを、半導体チップとリードフレームの基本データを予め入力することでルーピング軌跡パラメータのリバース量、リバース高さ、2上昇量を演算して求めることができ、これによって、軌跡パラメータ決定の時間の大幅な短縮を図るとともに、オペレータ毎に差があったループ形状のばらつきなくして信頼性の高いボンディングループを形成することができるといった効果がある。

【図面の簡単な説明】

【図1】本発明の一実施例を示す制御シーケンス図。

【図2】台形ループの形成過程を示す状態図。

【図3】(a)は三角ループの、(b)は台形ループのボンディングループ形状を示す図。

【図4】ワイヤポンディング装置の概要図。

【図5】 台形ループ形成時におけるキャピラリ軌跡図。 【符号の説明】

1 リードフレーム

10 1b 同電極 (インナーリード)

2 半導体チップ

2a 同電極 (ポンディングバッド)

3 ボンディングワイヤ

6 キャピラリ

7 半導体チップ電極位置データ

8 リードフレーム電極位置データ

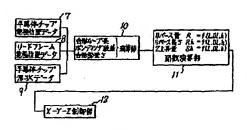
9 半導体チップ形状データ

10 演算部

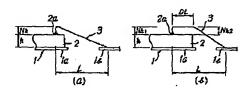
11 関数演算部

20 12 X-Y-Z制御部

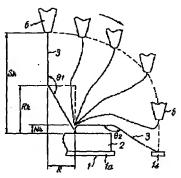
[図1]



[図3]



【図2】



【図4】

